

	CONCURSO DOCENTE
	UNIVERSIDAD DISTRITAL FRANCISCO JOSE DE CALDAS
	FACULTAD DE INGENIERÍA
	INGENIERÍA ELECTRÓNICA

CONCURSO ABREVIADO DOCENTE HORA CÁTEDRA - PERIODO 2010-III	
ASIGNATURA	CIRCUITOS DIGITALES II
PERFIL	Ingeniero(a) Electrónico(a) con estudios de posgrado en Ingeniería, con experiencia en el análisis, diseño y programación de microprocesadores modelado de circuitos digitales en lenguajes de descripción de hardware e implementación en FPGA.
DISPONIBILIDAD	Lunes 8-10 AM Miércoles 8 -12 M Jueves 8-10 AM
FECHA DEL CONCURSO	Del 23 de Septiembre a las 2:00 PM hasta 27 de Septiembre a las 12:00 M.
INSCRIPCIÓN Y RECEPCIÓN DE DOCUMENTOS	Los aspirantes deberán inscribirse en la coordinación del Proyecto Curricular de Ingeniería Electrónica en el horario de 8:00 AM a 12:00 M y de 2:00 PM a 5:00 PM.
DIRECCIÓN DE ENTREGA DE DOCUMENTOS	Los documentos deberán ser entregados en la oficina de la coordinación del Proyecto Curricular de Ingeniería Electrónica Cra 7ª No 40 -53 piso 5 Edificio Sede Administrativa.
DOCUMENTOS	Hoja de vida con los respectivos soportes de experiencia docente, profesional, etc. Esta documentación debe estar debidamente foliada (numerada) y entregada con carta adjunta donde se indique número de folios totales y lista de los soportes entregados con cuadro de resumen.
.EVALUACIÓN DE HOJAS DE VIDA	La evaluación será realizada por el Consejo Curricular de Ingeniería Electrónica.
PUBLICACIÓN DE RESULTADOS	La publicación del aspirante seleccionado se llevará a cabo el día 30 de septiembre de 2010 en la página WEB de la facultad y en la Coordinación de Ingeniería Electrónica.