

	FORMATO DE PUBLICACIÓN ESTÁNDAR DE PERFILES	Código: GD-PR-003-FR-003	
	Macroproceso: Gestión Académica	Versión: 01	
	Proceso: Gestión de la Docencia	Fecha de Aprobación: 08/09/2014	

Descripción General																	
De: Coordinación Tecnología en Electrónica, Ingeniería en Control e Ingeniería en Telecomunicaciones Fecha: 23 de Enero del 2017 Asunto: CONCURSO ABREVIADO DE PROFESOR HORA CATEDRA (HC) Fecha para entrega de hojas de vida: MARTES 24 Y MIÉRCOLES 25 DE ENERO DE 2017 DE 9:00 AM A 5:00 PM, Y JUEVES 26 DE ENERO DE 2017 DE 9:00 AM A 12M. De acuerdo a las necesidades del Proyecto Curricular de Tecnología en Electrónica, Ingeniería en Control e Ingeniería en Telecomunicaciones, se abre el concurso para profesor Hora Catedra (HC) especificado a continuación: PERFIL 2 Vacantes: UNA (1) Área del concurso: Telecomunicaciones Intensidad Horaria Semanal: 12 Horas Semanales.																	
Asignaturas	TECNOLOGÍAS SOBRE IP (Un curso) DISEÑO Y PLANEACIÓN DE REDES (un curso) REDES DE DATOS (un curso)																
Áreas de Conocimiento	Telecomunicaciones																
Perfil del Docente	Ingeniero (a) en Telemática o Ingeniero (a) en Telecomunicaciones o Ingeniero (a) en Electrónica, con estudios de postgrado en el área del concurso, preferiblemente con experiencia docente en Instituciones de Educación Superior.																
Disponibilidad de Tiempo	<table border="1" style="width: 100%; border-collapse: collapse; text-align: center;"> <thead> <tr> <th colspan="4" style="background-color: #1a3d54; color: white;">HORARIO OFERTADO DE ASIGNATURAS</th> </tr> <tr> <th style="background-color: #1a3d54; color: white;">HORA</th> <th style="background-color: #1a3d54; color: white;">LUNES</th> <th style="background-color: #1a3d54; color: white;">MIÉRCOLES</th> <th style="background-color: #1a3d54; color: white;">VIERNES</th> </tr> </thead> <tbody> <tr> <td>6:00 PM a 8:00 PM</td> <td>TECNOLOGÍAS SOBRE IP</td> <td>REDES DE DATOS</td> <td>REDES DE DATOS</td> </tr> <tr> <td>6:00 PM a 8:00 PM</td> <td>DISEÑO Y PLANEACIÓN DE REDES</td> <td>DISEÑO Y PLANEACIÓN DE REDES</td> <td>TECNOLOGÍAS SOBRE IP</td> </tr> </tbody> </table>	HORARIO OFERTADO DE ASIGNATURAS				HORA	LUNES	MIÉRCOLES	VIERNES	6:00 PM a 8:00 PM	TECNOLOGÍAS SOBRE IP	REDES DE DATOS	REDES DE DATOS	6:00 PM a 8:00 PM	DISEÑO Y PLANEACIÓN DE REDES	DISEÑO Y PLANEACIÓN DE REDES	TECNOLOGÍAS SOBRE IP
HORARIO OFERTADO DE ASIGNATURAS																	
HORA	LUNES	MIÉRCOLES	VIERNES														
6:00 PM a 8:00 PM	TECNOLOGÍAS SOBRE IP	REDES DE DATOS	REDES DE DATOS														
6:00 PM a 8:00 PM	DISEÑO Y PLANEACIÓN DE REDES	DISEÑO Y PLANEACIÓN DE REDES	TECNOLOGÍAS SOBRE IP														
Fecha del Concurso	Del 24 de Enero hasta 26 de Enero del 2017.																
Documentos que debe anexar	Hoja de vida con sus respectivos soportes (académicos y laborales).																
Fecha y lugar de	MARTES 24 Y MIÉRCOLES 25 DE ENERO DE 2017 DE 9:00 AM A 5:00 PM, Y JUEVES 26 DE																

	FORMATO DE PUBLICACIÓN ESTÁNDAR DE PERFILES	Código: GD-PR-003-FR-003	
	Macroproceso: Gestión Académica	Versión: 01	
	Proceso: Gestión de la Docencia	Fecha de Aprobación: 08/09/2014	

recepción de documentos	ENERO DE 2017 DE 9:00 AM A 12M EN LA COORDINACIÓN DEL PROYECTO CURRICULAR DE TECNOLOGÍA EN ELECTRÓNICA, INGENIERÍA EN CONTROL E INGENIERÍA EN TELECOMUNICACIONES, CALLE 68 D BIS A SUR N. 49 F – 70, FACULTAD TECNOLÓGICA - UNIVERSIDAD DISTRITAL FRANCISCO JOSÉ DE CALDAS.
Publicación de Resultados	Viernes 27 de Enero de 2017, por página Web.

CRITERIOS DE EVALUACIÓN		
Aspectos a evaluar	Ponderación	Observaciones
Título de pregrado	40	Clasificatorio.
Estudios de postgrado	30	En el área del concurso.
Experiencia docente en instituciones de Educación Superior y/o Profesional equivalente	20	Certificada.
Investigaciones científicas	5	Se evalúa de acuerdo a tiempo certificado como investigador.
Publicaciones científicas	5	Se evalúa de acuerdo al número de publicaciones certificadas.

NOTA: Es importante aclarar que el máximo valor del respectivo puntaje se asignara al aspirante (profesional) que tenga más méritos y los demás son proporcionales a este.

Cordialmente,

Ing. KRISTEL SOLANGE NOVOA ROLDAN
Presidenta Consejo Curricular
Tecnología en Electrónica, Ingeniería en Control e
Ingeniería en Telecomunicaciones