

| | | | |
|--|--|------------------------------------|---|
|  UNIVERSIDAD DISTRITAL FRANCISCO JOSÉ DE CALDAS | FORMATO DE PUBLICACIÓN ESTÁNDAR DE PERFILES | Código: GD-PR-007-FR-002 |  SIGUD <small>Sistema Integrado de Gestión</small> |
| | Macroproceso: Gestión Académica | Versión: 01 | |
| | Proceso: Gestión de Docencia | Fecha de Aprobación: 04/10/2017 | |

| Descripción General | | | | | | | | | | | | | | | | | | | | | | |
|--|--|------------|-----------|--------|-----------|--------|---------|--------|---------------------------------------|--|----|----|----|--|--|-----------------|--|----|----|----|--|--|
| CONVOCATORIA PARA CONTRATACIÓN POR LA MODALIDAD DE DOCENTE HORA CÁTEDRA PERÍODO 2019-1 | | | | | | | | | | | | | | | | | | | | | | |
| <p>El Consejo Curricular de Ingeniería Electrónica en sesión del día 6 de marzo de 2019, mediante acta 35 aprobó el perfil para publicación de un concurso abreviado para un (1) docente de vinculación especial Hora Cátedra, para el periodo académico 2019-1, con las siguientes características:</p> | | | | | | | | | | | | | | | | | | | | | | |
| Asignaturas | Transformadores y Diseño digital con microcontroladores | | | | | | | | | | | | | | | | | | | | | |
| Áreas de Conocimiento | Básicas de ingeniería | | | | | | | | | | | | | | | | | | | | | |
| Perfil del Docente | Ingeniero Electrónico o Ingeniero Eléctrico o Ingeniero Electricista, con maestría en el área del concurso. Experiencia docente universitaria de dos (2 años). | | | | | | | | | | | | | | | | | | | | | |
| Disponibilidad de Tiempo | <table border="1" style="width: 100%; text-align: center;"> <thead> <tr> <th>ASIGNATURA</th> <th>LUNES</th> <th>MARTES</th> <th>MIÉRCOLES</th> <th>JUEVES</th> <th>VIERNES</th> <th>SÁBADO</th> </tr> </thead> <tbody> <tr> <td>Diseño Digital con microcontroladores</td> <td></td> <td>14</td> <td>14</td> <td>14</td> <td></td> <td></td> </tr> <tr> <td>Transformadores</td> <td></td> <td>16</td> <td>16</td> <td>16</td> <td></td> <td></td> </tr> </tbody> </table> | ASIGNATURA | LUNES | MARTES | MIÉRCOLES | JUEVES | VIERNES | SÁBADO | Diseño Digital con microcontroladores | | 14 | 14 | 14 | | | Transformadores | | 16 | 16 | 16 | | |
| ASIGNATURA | LUNES | MARTES | MIÉRCOLES | JUEVES | VIERNES | SÁBADO | | | | | | | | | | | | | | | | |
| Diseño Digital con microcontroladores | | 14 | 14 | 14 | | | | | | | | | | | | | | | | | | |
| Transformadores | | 16 | 16 | 16 | | | | | | | | | | | | | | | | | | |
| Fecha del Concurso | La presente convocatoria se publicará en la página Web de la universidad Distrital Francisco José de Caldas www.udistrital.edu.co (Link: Contratación) los días 13 y 14 de marzo de 2019. | | | | | | | | | | | | | | | | | | | | | |
| Documentos que debe anexar | Hoja de Vida debidamente foliada con todos los soportes correspondientes. | | | | | | | | | | | | | | | | | | | | | |

| | | | |
|--|--|------------------------------------|---|
|  UNIVERSIDAD DISTRITAL FRANCISCO JOSÉ DE CALDAS | FORMATO DE PUBLICACIÓN ESTÁNDAR DE PERFILES | Código: GD-PR-007-FR-002 |  SIGUD <small>Sistema Integrado de Gestión</small> |
| | Macroproceso: Gestión Académica | Versión: 01 | |
| | Proceso: Gestión de Docencia | Fecha de Aprobación: 04/10/2017 | |

| | |
|---|---|
| Fecha y lugar de recepción de documentos | 15 y 18 de marzo 2019, en la Secretaría del Proyecto Curricular de Ingeniería Electrónica de la Facultad de Ingeniería (Cra 7 No 40B-53, Piso 5), en horario de 09:00 a.m. a 12 m. y de 2 p.m. a 5 p.m. |
| Publicación de Resultados | Una vez evaluadas las hojas de vida se procederá a publicar los resultados en la página web y en los demás medios que se consideren pertinentes, en un término máximo de dos (2) días hábiles después de tomada la decisión en el Consejo Curricular. |

| Criterios de Evaluación | Si | No | Valoración Máxima |
|--|-----------|-----------|--------------------------|
| Títulos de Pregrado | X | | 20% |
| Título de Maestría o Doctorado | X | | 30% |
| Experiencia docente en las asignaturas del concurso. | X | | 40% |
| Investigación y/o publicaciones | X | | 10% |

CONSEJO DE CARRERA INGENIERIA ELECTRÓNICA

CONSEJO DE FACULTAD DE INGENIERÍA

Nota: si el docente ganador del concurso abreviado no acepta los términos de contratación se procederá a seleccionar al inmediatamente siguiente en la lista y así sucesivamente, siempre y cuando cumplan los requisitos de perfil de concurso.

El docente ganador no debe estar incurso dentro de las causales de inhabilidad e incompatibilidad del orden constitucional o legal, para ejercer cargos o empleos públicos o para celebrar contratos con la administración pública.

Si un proyecto curricular necesita un docente con el perfil similar a un concurso que está en proceso, se podrá disponer de los concursantes que se encuentran en convocatoria, siempre y cuando cumplan todos los requisitos.

Los títulos obtenidos en el exterior deben estar debidamente convalidados según lo Contemplado por el Ministerio de Educación Nacional bajo la resolución 06950 del 15 de Mayo del 2015.